

Logic Analyzer

| | |
|---------------------|----------------------|
| Inventarnummer | g0040 |
| Benutzbar für | Jeder |
| Einweisung benötigt | Nein |
| Ort | Elektronik-Werkstatt |
| Eigentümer | Verein |

Ansprechpartner

- Walter



Dokumentation

Inbetriebnahme

Der Open Bench Logic Sniffer wird über USB mit einem Rechner verbunden. Zusätzlich wird eine Software benötigt, um die Daten aufzuzeichnen und anzuzeigen. Der Analyzer verwendet das „SUMP“ Protokoll, welches von verschiedenen Software Paketen unterstützt wird.

Sehr einfach einzurichten und plattformunabhängig ist JLAC: <https://github.com/syntelos/jlac> Genauso einfach und plattformabhängig ist OLS (<http://www.lxtreme.nl/ols/>). Dieses Projekt wird noch weiterentwickelt.

Das momentan aktivste Projekt mit Open Logic Sniffer Unterstützung ist Sigrok. Das Frontend Pulseview ist inzwischen sehr brauchbar: http://sigrok.org/wiki/Main_Page



Das Gerät hat sich Walter Plaschke am 9.9.18 ausgeliehen.

Weiterführende Links

https://sigrok.org/wiki/Main_Page

<https://sigrok.org/wiki/PulseView>

From:

<https://wiki.hackerspace-bremen.de/> - **Hackerspace Bremen e.V.**

Permanent link:

https://wiki.hackerspace-bremen.de/geraetschaften/elektronik/logic_analyzer

Last update: **2022-11-17 22:34**

